IN THE U.S. PATENT AND TRADEMARK OFFICE

In re application of: Naoya TAMAKI et al.

Conf.:

Appl. No.:

Group:

Filed:

September 17, 2003

Examiner:

Title:

ELECTRONIC APPARATUS

CLAIM TO PRIORITY

Assistant Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

September 17, 2003

Sir:

Applicant(s) herewith claim(s) the benefit of the priority filing date of the following application(s) for the above-entitled U.S. application under the provisions of 35 U.S.C. § 119 and 37 C.F.R. § 1.55:

Country

Application No.

Filed

JAPAN

2002-273536 September 19, 2002

Certified copy(ies) of the above-noted application(s) is(are) attached hereto.

Respectfully submitted,

Benoît Castel

YOUNG & THOMPSON

Benoit Castel, Reg. No. 35,041

745 South 23rd Street Arlington, VA 22202 Telephone (703) 521-2297

BC/yr

Attachment(s): 1 Certified Copy(ies)

日本 国 特 許 庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 9月19日

出願番号

Application Number:

特願2002-273536

[ST.10/C]:

[JP2002-273536]

出 願 人
Applicant(s):

日本電気株式会社

2003年 5月 6日

特 許 庁 長 官 Commissioner, Japan Patent Office



【書類名】 特許願

【整理番号】 35600234

【あて先】 特許庁長官殿

【国際特許分類】 H01P 5/08

【発明者】

【住所又は居所】 東京都港区芝五丁目7番1号 日

本電気株式会社内

【氏名】 玉置 尚哉

【発明者】

【住所又は居所】 東京都港区芝五丁目7番1号 日

本電気株式会社内

【氏名】 增田 則夫

【発明者】

【住所又は居所】 東京都港区芝五丁目7番1号 日

本電気株式会社内

【氏名】 栗山 敏秀

【発明者】

【住所又は居所】 東京都港区芝五丁目7番1号 日

本電気株式会社内

【氏名】 田子 雅基

【特許出願人】

【識別番号】 000004237

【氏名又は名称】 日本電気株式会社

【代理人】

【識別番号】 100082935

【弁理士】

【氏名又は名称】 京本 直樹

【電話番号】 03-3454-1111

【選任した代理人】

【識別番号】 100082924

【弁理士】

【氏名又は名称】 福田 修一

【電話番号】 03-3454-1111

【選任した代理人】

【識別番号】 100085268

【弁理士】

【氏名又は名称】 河合 信明

【電話番号】 03-3454-1111

【手数料の表示】

【予納台帳番号】 008279

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9115699

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 電子装置

【特許請求の範囲】

【請求項1】 内層配線である第1の信号配線と、第1の信号用ヴィアと、 第1の基準電位配線と、前記第1の信号配線が前記第1の信号用ヴィアを介して 接続される第1の信号用パッドと、前記第1の信号用パッドの周りを囲み前記第 1の基準電位配線が接続される第1の基準電位用パッドと、前記第1の基準電位 用パッドに接続される第1の基準電位用ヴィアと、を含む多層配線部を有する機 能モジュールと、内層配線である第2の信号配線と、第2の信号用ヴィアと、第 2の基準電位配線と、前記第2の信号配線の一端が前記第2の信号用ヴィアを介 して接続される第2の信号用パッドと、前記第2の信号用パッドの周りを囲み前 記第2の基準電位配線の一端が接続される第2の基準電位用パッドと、前記第2 の基準電位用パッドに接続される第2の基準電位用ヴィアと、前記第2の信号配 線の他端が接続される第3の信号用パッドと、前記第2の基準電位配線の他端が 接続される第3の基準電位用パッドと、を有する多層回路基板と、前記第1の信 号用パッドと前記第2の信号用パッドとを接続する第1の導電体と、前記第1の 基準電位用パッドと前記第2の基準電位用パッドとを接続する第2の導電体と、 を備え、同軸ケーブルの中心導体が前記第3の信号用パッドに接続され、前記同 軸ケーブルの外導体が前記第3の基準電位用パッドに接続されることを特徴とす る電子装置。

【請求項2】 前記第1の導電体が、複数の前記第2の導電体により囲まれることを特徴とする請求項1記載の電子装置。

【請求項3】 前記多層配線部及び前記多層回路基板のうちの少なくとも一方において、前記信号用ヴィアが、複数の前記基準電位用ヴィアにより囲まれることを特徴とする請求項1及び請求項2のうちの何れか1項記載の電子装置。

【請求項4】 前記多層配線部及び前記多層回路基板のうちの少なくとも一方において、前記信号配線が、前記信号配線よりも幅が広い2つの前記基準電位配線により挟まれることを特徴とする請求項1から請求項3までのうちの何れか1項記載の電子装置。

【請求項5】 前記多層配線部が、前記第1の基準電位用パッドに接続される第4のパッドを含み、前記多層回路基板が、前記第2の基準電位用パッドに接続される第5のパッドを含み、前記第4のパッドと前記第5のパッドとを接続する第3の導電体を備えることを特徴とする請求項1から請求項4までのうちの何れか1項記載の電子装置。

【請求項6】 前記多層配線部及び前記多層回路基板のうちの一方が、前記 基準電位用パッドに接続される第4のパッドを含み、他方が、何れにも接続され ない第5のパッドを含み、前記第4のパッドと前記第5のパッドとを接続する第 3の導電体を備えることを特徴とする請求項1から請求項4までのうちの何れか 1項記載の電子装置。

【請求項7】 前記多層配線部が、何れにも接続されない第4のパッドを含み、前記多層回路基板が、何れにも接続されない第5のパッドを含み、前記第4のパッドと前記第5のパッドとを接続する第3の導電体を備えることを特徴とする請求項1から請求項4までのうちの何れか1項記載の電子装置。

【請求項8】 前記第3の基準電位用パッドと前記同軸ケーブルの前記外導体とに接続されて前記同軸ケーブルの接続部分を囲む導体ケースを備えることを特徴とする請求項1から請求項7までのうちの何れか1項記載の電子装置。

【請求項9】 前記導電体が、バンプ、ボール及び半田のうちの何れか1つであることを特徴とする請求項1から請求項8までのうちの何れか1項記載の電子装置。

【請求項10】 前記機能モジュールが、薄膜形成された前記多層配線部を 有するセンサモジュールであることを特徴とする請求項1から請求項9までのう ちの何れか1項記載の電子装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、電子装置に関し、特に、センサ等の機能モジュールと、機能モジュールの出力信号配線を同軸ケーブルに中継接続するための多層回路基板とを備える電子装置に関する。

[0002]

【従来の技術】

従来例のセンサ装置として、図21に示す構成について説明する。図21は従 来例のセンサ装置の斜視図である。機能モジュールとしてのセンサモジュール2 001において、基板表面に薄膜形成された多層配線部の信号配線2003の一 端が信号用パッド2004に接続され、多層配線部のグラウンド配線2005の 一端がグラウンド用パッド2006に接続されている。ここで、信号配線200 3が内層にある場合には、信号配線2003がヴィアを介して最上層に導かれる 。また、多層回路基板2002において、信号配線2007の一端が信号用パッ ド2008に接続され、信号配線2007の他端が信号用パッド2013に接続 され、グラウンド配線2009の一端がグラウンド用パッド2010に接続され 、グラウンド配線2009の他端がグラウンド用パッド2014に接続されてい る。さらに、センサモジュール2001が多層回路基板2002に固着され、信 号用パッド2004と信号用パッド2008とがボンディングワイヤ2011に より接続され、グラウンド用パッド2006とグラウンド用パッド2010とが ボンディングワイヤ2012により接続されている。そして、セミリジッド同軸 ケーブル2015の中心導体2016が信号用パッド2013に半田などを用い て接続され、セミリジッド同軸ケーブル2015の外導体2017がグラウンド 用パッド2014に半田などを用いて接続されている。

[0003]

なお、多層回路基板とセミリジッド同軸ケーブルとの接続の構成については、 特許文献1、特許文献2に例が示されている。

[0004]

【特許文献1】

特開2001-102817号公報

【特許文献2】

特開2001-320208号公報

[0005]

【発明が解決しようとする課題】

しかし、図21に示す従来例のセンサ装置の構成においては、センサモジュール2001の多層配線部及び多層回路基板2002の信号配線、パッド及びボンディングワイヤが露出しているために、外来ノイズの影響を受けやすいという問題があり、また、ボンディングワイヤの抵抗やインダクタンスの影響により、高周波信号伝送特性が劣化しやすいという問題があり、また、センサモジュール2001とセミリジッド同軸ケーブル2015とを直接半田付けしようとしても半田付けなどに伴う機械的衝撃に弱いという問題があり、さらに、センサモジュール2001を多層回路基板2002に固着するための工程が必要となるという問題がある。

[0006]

本発明は、かかる問題点に鑑みてなされたものであって、センサなどの機能モジュールの薄膜形成された多層配線部の内層配線である信号配線が、外来ノイズの影響を受けることなく良好な高周波信号伝送特性をもって同軸ケーブルに接続され、同時に、その機能モジュールが強固に多層回路基板に固着される電子装置を提供することを目的とする。

[0007]

【課題を解決するための手段】

本発明の電子装置は、内層配線である第1の信号配線と、第1の信号用ヴィアと、第1の基準電位配線と、前記第1の信号配線が前記第1の信号用ヴィアを介して接続される第1の信号用パッドと、前記第1の信号用パッドの周りを囲み前記第1の基準電位配線が接続される第1の基準電位用パッドと、前記第1の基準電位用パッドに接続される第1の基準電位用ヴィアと、を含む多層配線部を有する機能モジュールと、内層配線である第2の信号配線と、第2の信号用ヴィアと、第2の基準電位配線と、前記第2の信号配線の一端が前記第2の信号用ヴィアを介して接続される第2の信号用パッドと、前記第2の信号用パッドの周りを囲み前記第2の基準電位配線の一端が接続される第2の基準電位用パッドと、前記第2の信号配線の他端が接続される第3の信号用パッドと、前記第2の基準電位配線の他端が接続される第3の基準電位用パッドと、前記第2の基準電位配線の他端が接続される第3の基準電位用パッドと、前記第2の基準電位配線の他端が接続される第3の基準電位用パッドと、前記第2の基準電位配線の他端が接続される第3の基準電位用パッドと、前記第2の基準電位配線の他端が接続される第3の基準電位用パッドと、前記第2の基準電位配線の他端が接続される第3の基準電位用パッドと、を有する多層回路基板と、前記第1

の信号用パッドと前記第2の信号用パッドとを接続する第1の導電体と、前記第1の基準電位用パッドと前記第2の基準電位用パッドとを接続する第2の導電体と、を備え、同軸ケーブルの中心導体が前記第3の信号用パッドに接続され、前記同軸ケーブルの外導体が前記第3の基準電位用パッドに接続されることを特徴とする。

[0008]

また、前記第1の導電体が、複数の前記第2の導電体により囲まれることを特 徴とする。

[0009]

また、前記多層配線部及び前記多層回路基板のうちの少なくとも一方において、前記信号用ヴィアが、複数の前記基準電位用ヴィアにより囲まれることを特徴とする。

[0010]

また、前記多層配線部及び前記多層回路基板のうちの少なくとも一方において、前記信号配線が、前記信号配線よりも幅が広い2つの前記基準電位配線により 挟まれることを特徴とする。

[0011]

また、前記多層配線部が、前記第1の基準電位用パッドに接続される第4のパッドを含み、前記多層回路基板が、前記第2の基準電位用パッドに接続される第5のパッドを含み、前記第4のパッドと前記第5のパッドとを接続する第3の導電体を備えることを特徴とする。

[0012]

また、前記多層配線部及び前記多層回路基板のうちの一方が、前記基準電位用 パッドに接続される第4のパッドを含み、他方が、何れにも接続されない第5の パッドを含み、前記第4のパッドと前記第5のパッドとを接続する第3の導電体 を備えることを特徴とする。

[0013]

また、前記多層配線部が、何れにも接続されない第4のパッドを含み、前記多 層回路基板が、何れにも接続されない第5のパッドを含み、前記第4のパッドと 前記第5のパッドとを接続する第3の導電体を備えることを特徴とする。

[0014]

また、前記第3の基準電位用パッドと前記同軸ケーブルの前記外導体とに接続 されて前記同軸ケーブルの接続部分を囲む導体ケースを備えることを特徴とする

[0015]

また、前記導電体が、バンプ、ボール及び半田のうちの何れか1つであること を特徴とする。

[0016]

また、前記機能モジュールが、薄膜形成された前記多層配線部を有するセンサモジュールであることを特徴とする。

[0017]

【発明の実施の形態】

次に、本発明の第1の実施の形態の電子装置の構成について、図1から図6までを参照して説明する。図1は、本発明の第1の実施の形態の電子装置の分解斜視図であり、図2は、本実施の形態の電子装置の断面図であり、図3は、図2における多層配線部と多層回路基板との接続部分の断面図であり、図4(a)は、図3における多層配線部のパッド部分の平面図であり、図4(b)は、多層回路基板のパッド部分の平面図であり、図5(a)は、図3における多層配線部のヴィア部分の断面図であり、図5(b)は、多層回路基板のヴィア部分の断面図であり、図5(b)は、多層回路基板のヴィア部分の断面図であり、図6(a)は、図3における多層配線部の信号配線及びグラウンド配線部分の断面図であり、図6(b)は、多層回路基板の信号配線及びグラウンド配線部分の断面図である。

[0018]

図1に示すように、本発明の第1の実施の形態の電子装置は、機能モジュールとしてのセンサモジュール101と、誘電体材料からなる多層回路基板108と、を備え、センサモジュール101が多層回路基板108の表面の一端に電気的に接続されるとともに固着され、さらに外部の測定装置に接続されるセミリジッド同軸ケーブル120の一端が多層回路基板108の表面の他端に接続され、さ

らに、導体ケース125によりセミリジッド同軸ケーブル120の接続部分が囲まれる構成である。

[0019]

図3に示すように、センサモジュール101が、ガラス基板、サファイア基板、シリコン基板等である基板129と、基板129の表面に薄膜形成された多層配線部130と、を備える。

[0020]

多層配線部130が、内層配線である信号配線102と、信号用ヴィア103と、信号用パッド104と、基準電位用ヴィアとしてのグラウンド用ヴィア105と、基準電位配線としての2つのグラウンド配線106と、基準電位用パッドとしてのグラウンド用パッド107と、を備える。

[0021]

2つのグラウンド配線106のうちの一方のグラウンド配線106、信号用パッド104及びグラウンド用パッド107が、多層配線部130の表面の同一層に設けられる。

[0022]

信号用パッド104には、接続用の導電体としてのバンプ115が設けられ、 グラウンド用パッド107には、接続用の導電体としてのバンプ116が設けられる。

[0023]

図2及び図3に示すように、多層回路基板108が、内層配線である信号配線109と、信号用ヴィア110と、信号用パッド111と、基準電位用ヴィアとしてのグラウンド用ヴィア112と、基準電位配線としての2つのグラウンド配線113と、基準電位用パッドとしてのグラウンド用パッド114と、信号用パッド121と、グラウンド用パッド122と、信号用ヴィア132と、グラウンド用ヴィア133と、を備える。

[0024]

信号用パッド111及びグラウンド用パッド114が多層回路基板108の一端に設けられ、信号用パッド121及びグラウンド用パッド122が多層回路基

板108の他端に設けられる。

[0025]

2つのグラウンド配線113のうちの一方のグラウンド配線113、信号用パッド111、グラウンド用パッド114、信号用パッド121及びグラウンド用パッド122が、多層回路基板108の表面の同一層に設けられる。2つのグラウンド配線113のうちの他方のグラウンド配線113が、多層回路基板108の内層に設けられる。

[0026]

先ず、センサモジュール101と多層回路基板108との接続部分の構成について説明する。

[0027]

基板129上に形成されたセンサ素子の出力信号が、信号配線102の一端に 伝達され、センサ素子の出力信号の基準電位が、グラウンド配線106の一端に 伝達される。

[0028]

信号配線102の他端が、信号用ヴィア103を介して信号用パッド104に接続される。表面側のグラウンド配線106の他端が、グラウンド用パッド107に接続され、内層側のグラウンド配線106の他端が、グラウンド用ヴィア105を介してグラウンド用パッド107に接続される。

[0029]

一方、信号配線109の一端が、信号用ヴィア110を介して信号用パッド1 11に接続され、信号配線109の他端が、信号用ヴィア132を介して信号用 パッド121に接続される。

[0030]

表面側のグラウンド配線113の一端が、グラウンド用パッド114に接続され、表面側のグラウンド配線113の他端が、グラウンド用パッド122に接続される。内層側のグラウンド配線113の一端が、グラウンド用ヴィア112を介してグラウンド用パッド114に接続され、内層側のグラウンド配線113の他端が、グラウンド用ヴィア133を介してグラウンド用パッド122に接続さ

れる。

[0031]

そして、信号用パッド104と信号用パッド111とがバンプ115により接続され、グラウンド用パッド107とグラウンド用パッド114とがバンプ11 6により接続される。

[0032]

バンプ115の大きさ及び位置は、接続後に信号用パッド104及び信号用パッド111から大きくはみ出してバンプ116、グラウンド用パッド107及びグラウンド用パッド114と短絡しないように設定される。

[0033]

図4 (a)に示すように、多層配線部130において、信号用パッド104の 周りをグラウンド用パッド107が囲んでいる。信号用パッド104の表面には バンプ115が設けられ、グラウンド用パッド107の表面には複数 (ここでは 8個)のバンプ116が設けられる。図4 (b)に示すように、多層回路基板1 08において、信号用パッド111の周りをグラウンド用パッド114が囲んで いる。

[0034]

信号用パッド104と信号用パッド111とが同じ大きさであることが好ましい。また、信号用パッド104とグラウンド用パッド107との間隔と、信号用パッド111とグラウンド用パッド114との間隔と、が同じであることが好ましい。これにより、バンプ接続の際の位置合わせが容易となり、また、接続後に配線構造の連続性をできるだけ保つことによって電磁界の乱れが抑えられ、高周波特性が向上する。

[0035]

信号用パッド104に設けるバンプ115の数と配置については、1つの場合はパッドの中心に、また複数の場合はパッドの中心点に対して点対称に配置することが好ましい。

[0036]

また、グラウンド用パッド107に設ける複数のバンプ116は、バンプ11

5を囲むように配置されているが、複数のバンプ116は、それぞれ隣り合うバンプ116が等間隔になるように配置されることが好ましい。

[0037]

図5(a)は、多層配線部130の一点鎖線131の位置におけるヴィア部分の断面図であり、グラウンド用パッド107に接続された7個のグラウンド用ヴィア105が信号用ヴィア103を囲んでいる。ここで、信号配線102とグラウンド用ヴィア105が短路しないように、信号配線102の通過部分にはグラウンド用ヴィア105が配置されない。図5(b)は、多層回路基板108の一点鎖線117の位置におけるヴィア部分の断面図であり、グラウンド用パッド114に接続された7個のグラウンド用ヴィア112が信号用ヴィア110を囲んでいる。ここで、信号配線109とグラウンド用ヴィア112とが短絡しないように、信号配線109の通過部分にはグラウンド用ヴィア112が配置されない。

[0038]

グラウンド用ヴィア105及びグラウンド用ヴィア112の数と配置とについては以上のように限定したものではなく、できる限り個数が多く等間隔に設けられることが好ましい。

[0039]

図6(a)は、多層配線部130の一点鎖線118の位置における信号配線102及びグラウンド配線106部分の断面図であり、信号配線102がその上下の導体層である2つのグラウンド配線106により挟まれるストリップライン構造となっている。ここで、グラウンド配線106のパターン幅は信号配線102のパターン幅より大きく設定される。図6(b)は、多層回路基板108の一点鎖線119の位置における信号配線109及びグラウンド配線113部分の断面図であり、信号配線109がその上下の導体層である2つのグラウンド配線113により挟まれるストリップライン構造となっている。ここで、グラウンド配線13のパターン幅は信号配線109のパターン幅より大きく設定される。

[0040]

次に、多層回路基板108とセミリジッド同軸ケーブル120との接続部分の

構成について説明する。

[0041]

図1及び図2に示すように、セミリジッド同軸ケーブル120の中心導体123が、半田126により信号用パッド121に半田付け接続され、セミリジッド同軸ケーブル120の外導体124が、グラウンド用パッド122に半田付け接続される。

[0042]

さらに、導体ケース125が、中心導体123の接続部分を覆って囲むように、導体ケース125が、半田127によりグラウンド用パッド122に半田付け接続されるとともに、導体ケース125が、半田128により外導体124に半田付け接続される。ここで、グラウンド用パッド122、外導体124及び導体ケース125が互いに隙間なく半田付け接続されることが好ましい。

[0043]

次に、本実施の形態による効果について説明する。先ず、センサモジュール101と多層回路基板108とをバンプ115及びバンプ116により接続する構成としたことにより、センサモジュール101を多層回路基板108上に実装するためのスペースを削減することができる。また、極めて短い距離で接続されるため、従来例において発生するボンディングワイヤの有するインダクタンス成分及び抵抗成分による伝送損失又は遅延などを抑えることができる。また、バンプ115及びバンプ116によりセンサモジュール101及び多層回路基板108の電気的接続と固着(機械的接続)とが同時に行われるので、従来例において必要となるセンサモジュールを多層回路基板上に固着するための組立工程を不要にすることができる。

[0044]

さらに、信号配線102に接続する信号用パッド104をグラウンド配線10 6に接続するグラウンド用パッド107により囲み、信号配線109に接続する 信号用パッド111をグラウンド配線113に接続するグラウンド用パッド11 4により囲む構成としたことにより、センサ出力信号と、外来ノイズ或いは別の 配線信号との電磁干渉を抑制することができる。また、バンプ115及びバンプ 1 1 6 を集中して設けることができるので、導通の安定性と機械的強度とを増大 させることができる。

[0045]

次に、信号配線102及び信号配線109に接続されるバンプ115を、グラウンド配線106及びグラウンド配線113に接続されるバンプ116により囲む構成としたことにより、バンプ接続部分のシールド性能が向上され、センサ出力信号と、外来ノイズ或いは別の配線信号との電磁干渉を抑制することができる。グラウンド配線106及びグラウンド配線113に接続されるバンプ116について、隣り合うバンプとの距離が小さいほどその抑制効果が大きいため、接近して配置することが好ましい。

[0046]

次に、信号配線102に接続される信号用ヴィア103をグラウンド用ヴィア 105により囲み、信号配線109に接続される信号用ヴィア110をグラウンド用ヴィア112により囲む構成としたことにより、ヴィア層部分のシールド性能が向上され、センサ出力信号と、外来ノイズ或いは別の配線信号との電磁干渉を抑制することができる。グラウンド配線106に接続されるグラウンド用ヴィア105と、グラウンド配線113に接続されるグラウンド用ヴィア105と、グラウンド配線113に接続されるグラウンド用ヴィア112と、について、それぞれ、隣り合うヴィアとの距離が小さいほどその抑制効果が大きいため、接近して配置することが好ましい。

[0047]

また、本実施の形態では、多層配線部130及び多層回路基板108の両方において、それぞれ、信号用ヴィアをグラウンド用ヴィアにより囲む構成としたが、多層配線部130及び多層回路基板108のうちの少なくとも一方において、信号用ヴィアをグラウンド用ヴィアにより囲む構成とすることもでき、相応の上記効果が得られる。

[0048]

さらに、接続のためのバンプ115及びバンプ116を多数設ける構成とした ことにより、接続部分のインピーダンスの低下させて、回路動作の安定性と機械 的強度を増大させることができる。

[0049]

次に、多層配線部130の内層の信号配線102を、その上下の導体層である2つのグラウンド配線106により挟んでストリップライン構造とし、多層回路基板108の内層の信号配線109を、その上下の導体層である2つのグラウンド配線113により挟んでストリップライン構造とする構成としたことにより、中継配線部分のシールド性能が向上され、センサ出力信号と、外来ノイズ或いは別の配線信号との電磁干渉を抑制することができる。また、配線の特性インピーダンスの設計を容易に行うことができるため、インピーダンス不整合による反射損失を抑えて高周波信号伝送特性を良好にすることができる。

[0050]

また、本実施の形態では、多層配線部130及び多層回路基板108の両方において、それぞれ、信号配線を2つのグラウンド配線により挟んでストリップライン構造としたが、多層配線部130及び多層回路基板108のうちの少なくとも一方において、信号配線を2つのグラウンド配線により挟んでストリップライン構造とすることもでき、相応の上記効果が得られる。

[0051]

次に、多層回路基板108の信号用パッド121と、セミリジッド同軸ケーブル120の中心導体123と、の接続部分を導体ケース125により囲んで密閉する構成としたことにより、外来ノイズに対するシールド性能を向上させることができる。また、その導体ケースを、多層回路基板108のグラウンド用パッド122とセミリジッド同軸ケーブル120の外導体124とに接続する構成としたことにより、さらにシールド性能を向上させることができる。加えて、導体ケース125がグラウンド配線の一部として機能するために、インピーダンス整合が良好となってグラウンド電位が安定し、高周波信号伝送特性を向上させることができる。また、セミリジッド同軸ケーブル120の接続部分の機械的強度を増大させることができる。

[0052]

以上説明したように、センサなどの機能モジュールの薄膜形成された多層配線 部の内層配線である信号配線が、外来ノイズの影響を受けることなく良好な高周 波信号伝送特性をもって同軸ケーブルに接続され、同時に、その機能モジュール が強固に多層回路基板に固着される電子装置が実現される。

[0053]

次に、本発明の第2の実施の形態の電子装置の構成について、図7及び図8を 参照して説明する。図7は、本発明の第2の実施の形態の電子装置の分解斜視図 であり、図8は、本発明の第2の実施の形態の電子装置の断面図である。

[0054]

本実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、セミリジッド同軸ケーブル120の接続構成が変更されて、多層回路基板108が多層回路基板108aに変更された部分のみであり、他の構成部分は同一であるため、図7及び図8に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0055]

図7に示すように、本発明の第2の実施の形態の電子装置は、センサモジュール101と、多層回路基板108aと、を備え、センサモジュール101が多層回路基板108aの表面の一端に電気的に接続されるとともに固着され、さらに外部の測定装置に接続されるセミリジッド同軸ケーブル120の一端が多層回路基板108aの表面の他端に接続され、さらに、導体ケース203によりセミリジッド同軸ケーブル120の接続部分が囲まれる構成である。

[0056]

図8に示すように、多層回路基板108aが、信号用パッド121の代わりとなる信号用パッド201と、グラウンド用パッド122の代わりとなるグラウンド用パッド202と、信号用ヴィア132の代わりとなる信号用ヴィア207と、グラウンド用ヴィア133の代わりとなるグラウンド用ヴィア208と、を備える。

[0057]

信号配線109の他端が、信号用ヴィア207を介して信号用パッド201に接続される。表面側のグラウンド配線113の他端が、グラウンド用パッド20

2に接続される。内層側のグラウンド配線113の他端が、グラウンド用ヴィア208を介してグラウンド用パッド202に接続される。

[0058]

セミリジッド同軸ケーブル120の中心導体123が、半田204により信号用パッド201に半田付け接続される。そして、中空円筒形の導体ケース203の中空部にセミリジッド同軸ケーブル120を通して、導体ケース203が中心導体123の接続部分を覆って囲むように、導体ケース203の端部がグラウンド用パッド202に密着されて、半田205により導体ケース203とグラウンド用パッド202とが半田付け接続され、半田206により導体ケース203とセミリジッド同軸ケーブル120の外導体124とが半田付け接続される。この場合、隙間なく導体ケース203を半田付けすることが好ましい。

[0059]

また、図7及び図8に示す構成においては、セミリジッド同軸ケーブル120を多層回路基板108aに対し垂直に突き当てるように90度の角度で接続しているが、この角度に限定されることなく、セミリジッド同軸ケーブル120を多層回路基板108aに対し任意の角度で斜めに突き当てて、導体ケース203をそれに合うように端部を斜め切りした中空円筒形としてもかまわない。

[0060]

以上説明したように、本発明の第2の実施の形態の電子装置によれば、本発明の第1の実施の形態の電子装置を、L字形形状にすることができるという効果が得られる。

[0061]

次に、本発明の第3の実施の形態の電子装置の構成について、図9及び図10 を参照して説明する。図9は、本発明の第3の実施の形態の電子装置の分解斜視 図であり、図10は、本発明の第3の実施の形態の電子装置の断面図である。

[0062]

本実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、セミリジッド同軸ケーブル120の接続構成が変更されて、多層回路基板108が多層回路基板108bに変更された

部分のみであり、他の構成部分は同一であるため、図9及び図10に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0063]

図9に示すように、本発明の第3の実施の形態の電子装置は、センサモジュール101と、多層回路基板108bと、を備え、センサモジュール101が多層回路基板108bの表面の一端に電気的に接続されるとともに固着され、さらに外部の測定装置に接続されるセミリジッド同軸ケーブル120の一端が多層回路基板108bの表面の他端に接続され、さらに、導体ケース304によりセミリジッド同軸ケーブル120の接続部分が囲まれる構成である。

[0064]

多層回路基板108bが、一端の中央付近に形成された階段構造301を備え、図10に示すように、多層回路基板108bが、信号用パッド121の代わりとなる信号用パッド302と、グラウンド用パッド122の代わりとなるグラウンド用パッド305と、を備える。

[0065]

信号用パッド302が、階段構造301における多層回路基板108bの表面から1段下の階段面に設けられる。グラウンド用パッド303が、階段構造301における多層回路基板108bの表面から2段下の階段面に設けられる。

[0066]

信号配線109の他端が、信号用パッド302に接続される。表面側のグラウンド配線113の他端が、グラウンド用パッド305に接続される。内層側のグラウンド配線113の他端が、グラウンド用パッド303に接続される。

[0067]

セミリジッド同軸ケーブル120の中心導体123が、半田306により信号用パッド302に半田付け接続される。また、セミリジッド同軸ケーブル120の外導体124が、半田によりグラウンド用パッド303に半田付け接続される。そして、導体ケース304が、中心導体123の接続部分を覆って囲むように、半田307により導体ケース304とグラウンド用パッド305とが半田付け

接続され、半田308により導体ケース304とセミリジッド同軸ケーブル12 0の外導体124とが半田付け接続される。この場合、隙間なく導体ケース30 4を半田付けすることが好ましい。

[0068]

以上説明したように、本発明の第3の実施の形態の電子装置によれば、本発明 の第1の実施の形態の電子装置を、より薄型形状にすることができるという効果 が得られる。

[0069]

次に、本発明の第4の実施の形態の電子装置の構成について、図11及び図1 2を参照して説明する。図11は、本発明の第4の実施の形態の電子装置の分解 斜視図であり、図12は、本発明の第4の実施の形態の電子装置の断面図である

[0070]

本実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、セミリジッド同軸ケーブル120の接続構成が変更されて、多層回路基板108が多層回路基板108cに変更された部分のみであり、他の構成部分は同一であるため、図11及び図12に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0071]

図11に示すように、本発明の第4の実施の形態の電子装置は、センサモジュール101と、多層回路基板108cと、を備え、センサモジュール101が多層回路基板108cの表面の一端に電気的に接続されるとともに固着され、さらに外部の測定装置に接続されるセミリジッド同軸ケーブル120の一端が多層回路基板108cの端面に接続され、さらに、導体ケース404によりセミリジッド同軸ケーブル120の接続部分が囲まれる構成である。

[0072]

図12に示すように、多層回路基板108cが、信号用パッド121の代わりとなる信号用パッド401と、グラウンド用パッド122の代わりとなるグラウ

ンド用パッド403及びグラウンド用パッド405と、グラウンド用ヴィア13 3の代わりとなるグラウンド用ヴィア402と、を備える。

[0073]

信号用パッド401が、多層回路基板108cの端面に設けられる。グラウンド用パッド403が、表面側のグラウンド配線113とは反対側の多層回路基板108cの表面に設けられる。

[0074]

信号配線109の他端が、信号用パッド401に接続される。表面側のグラウンド配線113の他端が、グラウンド用パッド405に接続される。内層側のグラウンド配線113の他端が、グラウンド用ヴィア402を介してグラウンド用パッド403に接続される。

[0075]

セミリジッド同軸ケーブル120の中心導体123が、半田406により信号用パッド401に半田付け接続される。そして、導体ケース404に穴が設けられ、その穴にセミリジッド同軸ケーブル120を通して、導体ケース404が中心導体123の接続部分を覆って囲むように、導体ケース404の端部がグラウンド用パッド403及びグラウンド用パッド405の一部分に重ねられて、半田407により導体ケース404とグラウンド用パッド405とが半田付け接続され、半田408により導体ケース404とセミリジッド同軸ケーブル120の外導体124とが半田付け接続される。この場合、隙間なく導体ケース404を半田付けすることが好ましい。

[0076]

以上説明したように、本発明の第4の実施の形態の電子装置によれば、本発明の第3の実施の形態の電子装置を、より薄型形状にすることができるという効果が得られる。

[0077]

次に、本発明の第5の実施の形態の電子装置の構成について、図13及び図1 4を参照して説明する。図13は、本発明の第5の実施の形態の電子装置における多層配線部と多層回路基板との接続部分の断面図であり、図14は、図13に おける多層回路基板のヴィア部分の断面図である。

[0078]

本発明の第5の実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、図3に示す表面側のグラウンド配線113が、図13に示すように内層配線に変更されて、多層回路基板108が多層回路基板108は変更された部分のみであり、他の構成部分は同一であるため、図13及び図14に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0079]

図14は、多層回路基板108dの一点鎖線501の位置におけるヴィア部分の断面図であり、8個のグラウンド用ヴィア112が信号用ヴィア110を囲んでいる。ここで、上側のグラウンド配線113がグラウンド用ヴィア112より下の内層配線となるため、信号配線109とグラウンド用ヴィア112との短絡の可能性がなくなり、図5(b)に示す本発明の第1の実施の形態の電子装置の構成よりも多数のグラウンド用ヴィア112を設けることができ、ヴィア層部分のシールド性能がさらに向上される。

[0080]

なお、グラウンド用ヴィア112の数と配置とについては以上のように限定したものではなく、できる限り個数が多く等間隔に設けられることが好ましい。

[0081]

以上説明したように、本発明の第5の実施の形態の電子装置によれば、本発明の第1の実施の形態の電子装置よりも、さらに良好な高周波信号伝送特性となるという効果が得られる。

[0082]

次に、本発明の第6の実施の形態の電子装置の構成について、図15及び図16を参照して説明する。図15は、本発明の第6の実施の形態の電子装置における多層配線部と多層回路基板との接続部分の断面図であり、図16(a)は、図15における多層配線部のパッド部分の平面図であり、図16(b)は、多層回路基板のパッド部分の平面図である。

[0083]

本発明の第6の実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、図15に示すように、領域601において、多層配線部130aがパッド602を備え、多層回路基板108eがパッド602に対向するパッド603を備え、さらにパッド602とパッド603とを接続する導電体としてのバンプ604を備えることにより、センサモジュール101及び多層配線部130がセンサモジュール101a及び多層配線部130aに変更され、多層回路基板108が多層回路基板108eに変更された部分のみであり、他の構成部分は同一であるため、図15及び図16に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0084]

図16(a)に示すように、多層配線部130aの領域601において、グラウンド用パッド107と同一層に形成されるパッド602がグラウンド用パッド107に接続される。また、図16(b)に示すように、多層回路基板108eの領域601において、グラウンド用パッド114と同一層に形成されるパッド603がグラウンド用パッド114に接続される。そして、パッド602とパッド603とが複数(ここでは6個)のバンプ604により接続される。

[0085]

グラウンド配線に接続されたパッド602及びパッド603を設けて、グラウンド接続用のバンプ数を増やすことにより、バンプ接続部分のグラウンド電位が安定化されてセンサモジュール101aの回路動作の安定性がさらに向上され、多層配線部130aと多層回路基板108eとの密着度が増すことによって機械的強度がさらに向上されてバンプの接続状態を良好に保つことができるようになる。しかも、センサモジュール101aが発生する熱を多数のバンプを介して逃がすことができるので、放熱性がさらに向上される。

[0086]

なお、バンプ604の数と配置とについては以上のように限定したものではなく、できる限り個数が多く設けられることが好ましい。

[0087]

以上説明したように、本発明の第6の実施の形態の電子装置によれば、本発明の第1の実施の形態の電子装置よりも、さらに良好な高周波信号伝送特性となり、さらにセンサモジュールと多層回路基板とが強固に固着されるという効果が得られる。

[0088]

次に、本発明の第7の実施の形態の電子装置の構成について、図17及び図18を参照して説明する。図17は、本発明の第7の実施の形態の電子装置における多層配線部と多層回路基板との接続部分の断面図であり、図18(a)は、図17における多層配線部のパッド部分の平面図であり、図18(b)は、多層回路基板のパッド部分の平面図である。

[0089]

本発明の第7の実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、図17に示すように、領域701において、多層配線部130bがパッド702を備え、多層回路基板108fがパッド702に対向するパッド703を備え、さらにパッド702とパッド703とを接続する導電体としてのバンプ704を備えることにより、センサモジュール101及び多層配線部130がセンサモジュール101b及び多層配線部130bに変更され、多層回路基板108が多層回路基板108fに変更された部分のみであり、他の構成部分は同一であるため、図17及び図18に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0090]

図18(a)に示すように、多層配線部130bの領域701において、グラウンド用パッド107と同一層に形成され電気的に何れにも接続されない複数(ここでは6個)のパッド702が設けられる。また、図18(b)に示すように、多層回路基板108fの領域701において、グラウンド用パッド114と同一層に形成されるパッド703がグラウンド用パッド114に接続される。そして、複数(ここでは6個)のパッド702とパッド703とが複数(ここでは6

個)のバンプ704により接続される。複数のパッド702のそれぞれに、1個のバンプ704が設けられる。

[0091]

なお、それぞれのパッド702は、図16(a)におけるパッド602を、バンプ対応になるように複数に分割したものに相当する。

[0092]

分割することにより、組み立て工程におけるバンプ実装の際の位置合わせを容易にすることができる。もちろん、図16(a)におけるパッド602に相当するような、電気的に何れにも接続されない1個のパッド702とすることもできる。

[0093]

機械的接続用のバンプ数を増やすことにより、多層配線部130bと多層回路 基板108fとの密着度が増すことによって機械的強度がさらに向上されてバン プの接続状態を良好に保つことができるようになる。しかも、センサモジュール 101bが発生する熱を多数のバンプを介して逃がすことができるので、放熱性 がさらに向上される。

[0094]

なお、パッド702及びバンプ704の数と配置とについては以上のように限 定したものではなく、できる限り個数が多く設けられることが好ましい。しかし 、パッド702については少なくともバンプ704の数以上を必要とする。

[0095]

また、本実施の形態においては、多層配線部130b側に電気的に何れにも接続されないパッドを設け、多層回路基板108f側にグラウンド配線に接続されるパッドを設ける構成となっているが、これとは反対に、多層配線部130b側にグラウンド配線に接続されるパッドを設け、多層回路基板108f側に電気的に何れにも接続されないパッドを設ける構成とすることができる。

[0096]

以上説明したように、本発明の第7の実施の形態の電子装置によれば、本発明 の第6の実施の形態の電子装置よりも、さらに組み立て工程におけるバンプ実装 の際の位置合わせを容易にすることができるという効果が得られる。

[0097]

次に、本発明の第8の実施の形態の電子装置の構成について、図19及び図20を参照して説明する。図19は、本発明の第8の実施の形態の電子装置における多層配線部と多層回路基板との接続部分の断面図であり、図20(a)は、図19における多層配線部のパッド部分の平面図であり、図20(b)は、多層回路基板のパッド部分の平面図である。

[0098]

本発明の第8の実施の形態の電子装置の構成と図1から図6までに示す本発明の第1の実施の形態の電子装置の構成との相違部分は、図19に示すように、領域801において、多層配線部130cがパッド802を備え、多層回路基板108gがパッド802に対向するパッド803を備え、さらにパッド802とパッド803とを接続する導電体としてのバンプ804を備えることにより、センサモジュール101及び多層配線部130がセンサモジュール101c及び多層配線部130cに変更され、多層回路基板108が多層回路基板108gに変更された部分のみであり、他の構成部分は同一であるため、図19及び図20に示す構成と、図1から図6までに示す構成と、の同一構成部分には同一符号を付して、その説明を省略する。

[0099]

図20(a)に示すように、多層配線部130cの領域801において、グラウンド用パッド107と同一層に形成され電気的に何れにも接続されない複数(ここでは6個)のパッド802が設けられる。また、図20(b)に示すように、多層回路基板108gの領域801において、グラウンド用パッド114と同一層に形成され電気的に何れにも接続されない複数(ここでは6個)のパッド803と複数(ここでは6個)のパッド802と複数(ここでは6個)のパッド803とが複数(ここでは6個)のバンプ804により1対1に接続される。複数のパッド802のそれぞれに、1個のバンプ804が設けられる。

[0100]

なお、それぞれのパッド802は、図16(a)におけるパッド602を、バンプ対応になるように複数に分割したものに相当し、それぞれのパッド803は、図16(b)におけるパッド603を、バンプ対応になるように複数に分割したものに相当する。

[0101]

パッド802とパッド803とをそれぞれ複数に分割することにより、本発明の第7の実施の形態の電子装置よりも、さらに組み立て工程におけるバンプ実装の際の位置合わせを容易にすることができる。もちろん、図16(a)におけるパッド602に相当するような、電気的に何れにも接続されない1個のパッド802とすることもできるし、図16(b)におけるパッド603に相当するような、電気的に何れにも接続されない1個のパッド803とすることもできる。

[0102]

機械的接続用のバンプ数を増やすことにより、多層配線部130cと多層回路基板108gとの密着度が増すことによって機械的強度がさらに向上されてバンプの接続状態を良好に保つことができるようになる。しかも、センサモジュール101cが発生する熱を多数のバンプを介して逃がすことができるので、放熱性がさらに向上される。

[0103]

なお、パッド802、パッド803及びバンプ804の数と配置とについては以上のように限定したものではなく、できる限り個数が多く設けられることが好ましい。しかし、パッド802及びパッド803については少なくともバンプ804の数以上を必要とする。

[0104]

以上説明したように、本発明の第8の実施の形態の電子装置によれば、本発明の第7の実施の形態の電子装置よりも、さらに組み立て工程におけるバンプ実装の際の位置合わせを容易にすることができるという効果が得られる。

[0105]

なお、いずれの実施の形態においても、信号用パッドに接続しているバンプと グラウンド用パッドに接続しているバンプとの周囲を樹脂により封止することに より、多層配線部と多層回路基板との接続の機械的強度を増大させ、信頼性の高い電気的接続を確保することができる。

[0106]

また、グラウンド用パッドに接続しているバンプの周囲のみを樹脂により封止することによっても、多層配線部と多層回路基板との接続の機械的強度を増大させて、信頼性の高い電気的接続を確保することができる。このとき封止に使用する樹脂に導電性の材料を添加することにより、電磁干渉に対する抑制効果を向上させることができる。

[0107]

また、いずれの実施の形態においても、信号用パッド及びグラウンド用パッド の接続にバンプを用いているが、半田ボールであってもよく、或は、印刷半田を 用いたリフロー半田付けによってパッド全面が半田により接続される構成とする こともできる。半田を用いることで接続強度の向上並びに電磁干渉の抑制効果を 向上させることができる。

[0108]

【発明の効果】

本発明による効果は、センサなどの機能モジュールの薄膜形成された多層配線 部の内層配線である信号配線が、外来ノイズの影響を受けることなく良好な高周 彼信号伝送特性をもって同軸ケーブルに接続され、同時に、その機能モジュール が強固に多層回路基板に固着される電子装置を実現することができることである

[0109]

【図面の簡単な説明】

【図1】

本発明の第1の実施の形態の電子装置の分解斜視図である。

【図2】

本発明の第1の実施の形態の電子装置の断面図である。

【図3】

図2における多層配線部と多層回路基板との接続部分の断面図である。

【図4】

図4 (a)は、図3における多層配線部のパッド部分の平面図であり、図4 (b)は、多層回路基板のパッド部分の平面図である。

【図5】

図5 (a)は、図3における多層配線部のヴィア部分の断面図であり、図5 (b)は、多層回路基板のヴィア部分の断面図である。

【図6】

図6(a)は、図3における多層配線部の信号配線及びグラウンド配線部分の断面図であり、図6(b)は、多層回路基板の信号配線及びグラウンド配線部分の断面図である。

【図7】

本発明の第2の実施の形態の電子装置の分解斜視図である。

【図8】

本発明の第2の実施の形態の電子装置の断面図である。

【図9】

本発明の第3の実施の形態の電子装置の分解斜視図である。

【図10】

本発明の第3の実施の形態の電子装置の断面図である。

【図11】

本発明の第4の実施の形態の電子装置の分解斜視図である。

【図12】

本発明の第4の実施の形態の電子装置の断面図である。

【図13】

本発明の第5の実施の形態の電子装置における多層配線部と多層回路基板との 接続部分の断面図である。

【図14】

図13における多層回路基板のヴィア部分の断面図である。

【図15】

本発明の第6の実施の形態の電子装置における多層配線部と多層回路基板との

接続部分の断面図である。

【図16】

図16(a)は、図15における多層配線部のパッド部分の平面図であり、図16(b)は、多層回路基板のパッド部分の平面図である。

【図17】

本発明の第7の実施の形態の電子装置における多層配線部と多層回路基板との 接続部分の断面図である。

【図18】

図18(a)は、図17における多層配線部のパッド部分の平面図であり、図18(b)は、多層回路基板のパッド部分の平面図である。

【図19】

本発明の第8の実施の形態の電子装置における多層配線部と多層回路基板との 接続部分の断面図である。

【図20】

図20(a)は、図19における多層配線部のパッド部分の平面図であり、図20(b)は、多層回路基板のパッド部分の平面図である。

【図21】

従来例のセンサ装置の斜視図である。

【符号の説明】

- 101 センサモジュール
- 101a センサモジュール
- 101b センサモジュール
- 101c センサモジュール
- 102 信号配線
- 103 信号用ヴィア
- 104 信号用パッド
- 105 グラウンド用ヴィア
- 106 グラウンド配線
- 107 グラウンド用パッド

- 108 多層回路基板
- 108a 多層回路基板
- 108b 多層回路基板
- 108c 多層回路基板
- 108d 多層回路基板
- 108e 多層回路基板
- 108f 多層回路基板
- 108g 多層回路基板
- 109 信号配線
- 110 信号用ヴィア
- 111 信号用パッド
- 112 グラウンド用ヴィア
- 113 グラウンド配線
- 114 グラウンド用パッド
- 115 バンプ
- 116 バンプ
- 117 一点鎖線
- 118 一点鎖線
- 119 一点鎖線
- 120 セミリジッド同軸ケーブル
- 121 信号用パッド
- 122 グラウンド用パッド
- 123 中心導体
- 124 外導体
- 125 導体ケース
- 126 半田
- 127 半田
- 128 半田
- 129 基板

特2002-273536

グラウンド用パッド

半田

405

406

特2002-273536

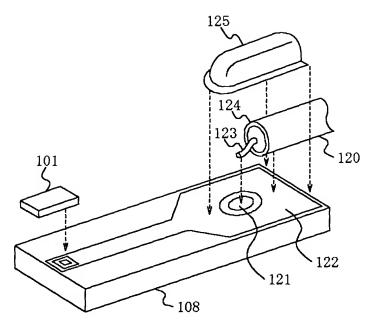
- 407 半田
- 408 半田
- 501 一点鎖線
- 601 領域
- 602 パッド
- 603 パッド
- 604 バンプ
- 701 領域
- 702 パッド
- 703 パッド
- 704 バンプ
- 801 領域
- 802 パッド
- 803 パッド
- 804 バンプ
- 2001 センサモジュール
- 2002 多層回路基板
- 2003 信号配線
- 2004 信号用パッド
- 2005 グラウンド配線
- 2006 グラウンド用パッド
- 2007 信号配線
- 2008 信号用パッド
- 2009 グラウンド配線
- 2010 グラウンド用パッド
- 2011 ボンディングワイヤ
- 2012 ボンディングワイヤ
- 2013 信号用パッド
- 2014 グラウンド用パッド

特2002-273536

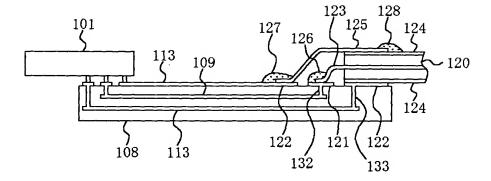
2	0	1	5	セミ	リ	ジッ	ド同軸	ケーブル
---	---	---	---	----	---	----	-----	------

【書類名】 図面

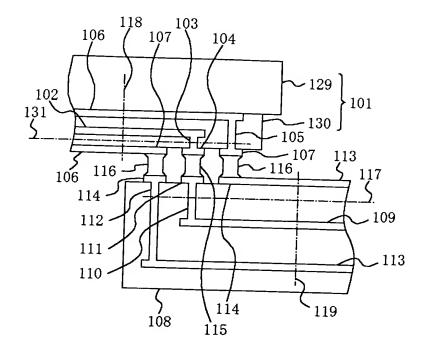
【図1】



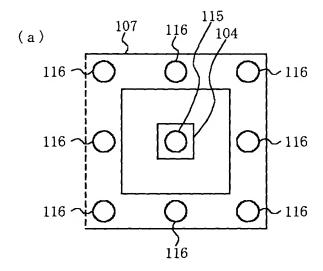
【図2】

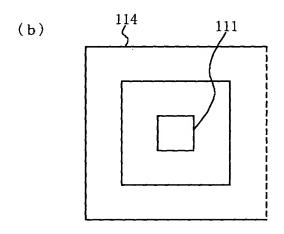


【図3】

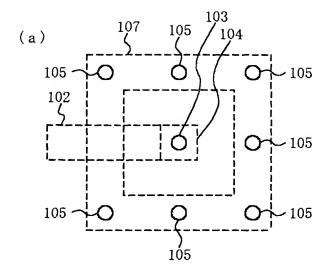


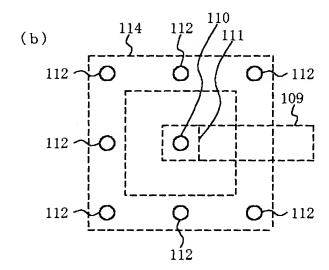
【図4】



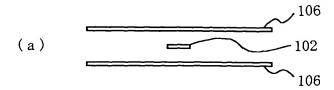


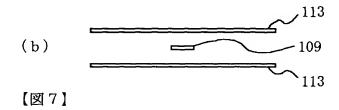
【図5】











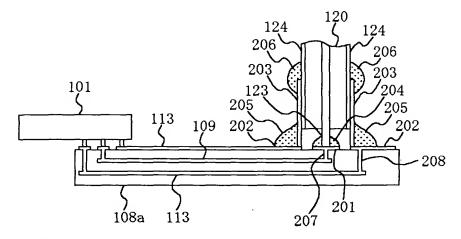
120

108a

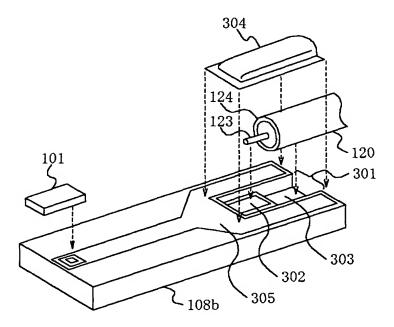
202

201

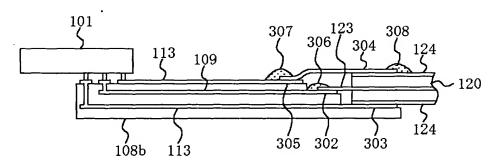
【図8】



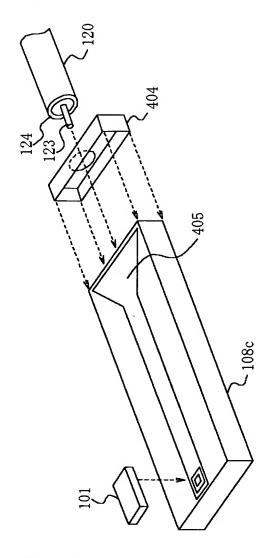
【図9】



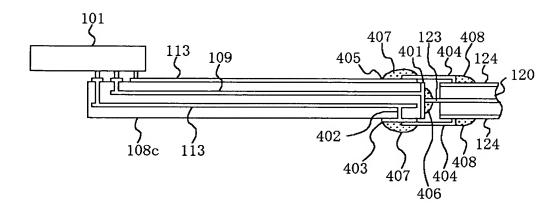
【図10】



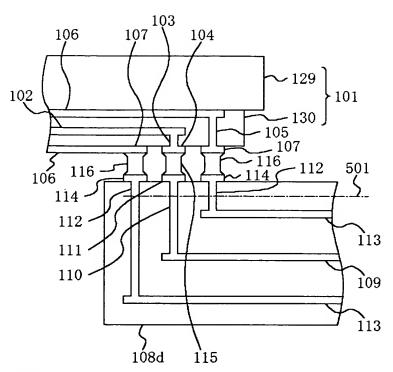
【図11】



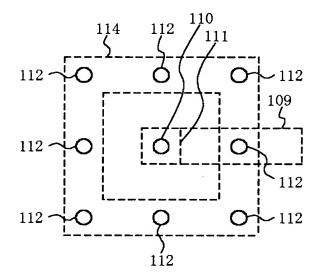
【図12】



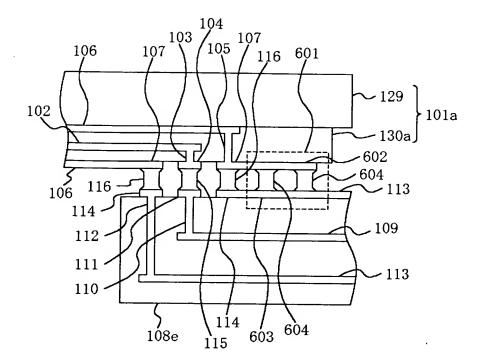
【図13】



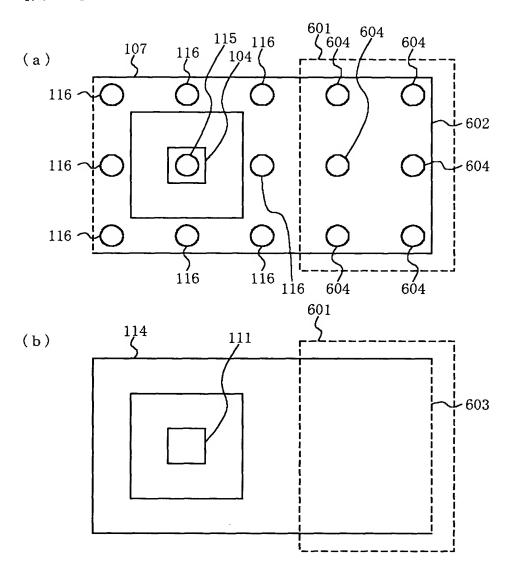
【図14】



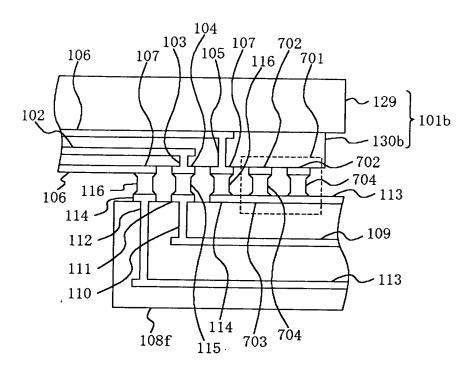
【図15】



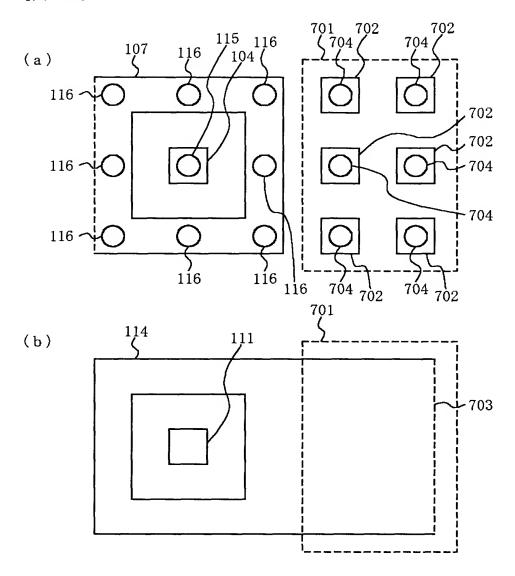
【図16】



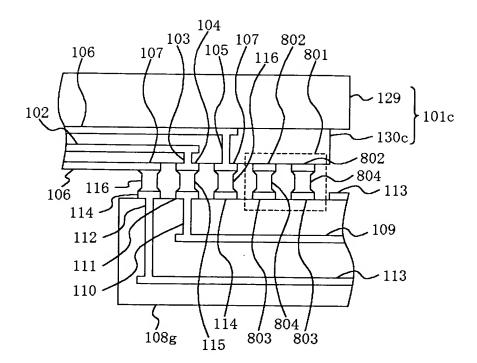
【図17】



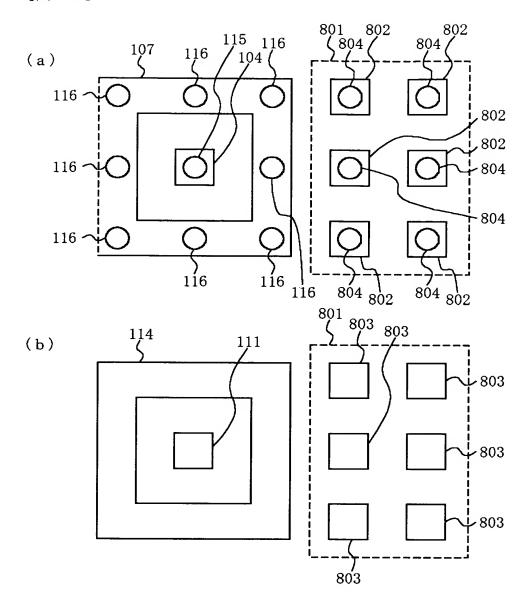
【図18】



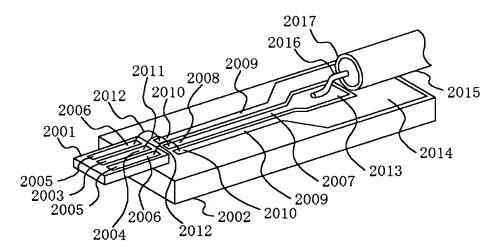
【図19】



【図20】



【図21】



【書類名】 要約書

【要約】

【課題】センサなどの機能モジュールの薄膜形成された多層配線部の内層配線である信号配線が、外来ノイズの影響を受けることなく良好な高周波信号伝送特性をもって同軸ケーブルに接続され、同時に、その機能モジュールが強固に多層回路基板に固着される電子装置を提供すること。

【解決手段】センサモジュール101と、多層回路基板108と、を備え、センサモジュール101が多層回路基板108の表面の一端に電気的に接続されるとともに固着され、さらに外部の測定装置に接続されるセミリジッド同軸ケーブル120の一端が多層回路基板108の表面の他端に接続され、さらに、導体ケース125によりセミリジッド同軸ケーブル120の接続部分が囲まれる構成である。

【選択図】 図1

認定・付加情報

特許出願の番号 特願2002-273536

受付番号 50201404836

書類名特許願

担当官 第七担当上席 0096

作成日 平成14年 9月20日

<認定情報・付加情報>

【提出日】 平成14年 9月19日



出願人履歷情報

識別番号

[000004237]

1. 変更年月日 1990年 8月29日

[変更理由] 新規登録

住 所 東京都港区芝五丁目7番1号

氏 名 日本電気株式会社